

Docket No.: 492322016000

(PATENT)

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of: Ryuji NISHIKAWA et al.

Application No.: 10/758,597

Confirmation No.:

Filed: January 16, 2004

Art Unit: 2873

For: ELECTROLUMINESCENT DISPLAY DEVICE

Examiner: Not Yet Assigned

SUBMISSION OF CERTIFIED FOREIGN PRIORITY DOCUMENT

U.S. Patent and Trademark Office P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

Applicants hereby claim priority under 35 U.S.C. 119 based on the following prior foreign application filed in the following foreign country on the date indicated:

CountryApplication No.DateJapan2003-012382January 21, 2003

In support of this claim, a certified copy of the said original foreign application is filed herewith.

Dated: June 21, 2004

Respectfully submitted,

Barry E. Bretschneider

Registration No.: 28,055

MORRISON & FOERSTER LLP 1650 Tysons Blvd, Suite 300

McLean, Virginia 22102

(703) 760-7743



JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2003年 1月21日

出 願 Application Number:

特願2003-012382

[ST. 10/C]:

[JP2003-012382]

出 願 人 Applicant(s):

三洋電機株式会社

2004年 1月

特許庁長官 Commissioner, Japan Patent Office



【書類名】 特許願

【整理番号】 RSL1030003

【提出日】 平成15年 1月21日

【あて先】 特許庁長官殿

【国際特許分類】 G09F 9/30

H05B 33/04

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会

社内

【氏名】 西川 龍司

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会

社内

【氏名】 前田 和之

【特許出願人】

【識別番号】 000001889

【氏名又は名称】 三洋電機株式会社

【代理人】

【識別番号】 100107906

【弁理士】

【氏名又は名称】 須藤 克彦

【電話番号】 0276-30-3151

【選任した代理人】

【識別番号】 100091605

【弁理士】

【氏名又は名称】 岡田 敬

【手数料の表示】

【予納台帳番号】 077770

【納付金額】 21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

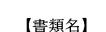
【物件名】

要約書 1

【包括委任状番号】 9904682

【プルーフの要否】

要



明細書

【発明の名称】 エレクトロルミネッセンス表示装置

【特許請求の範囲】

【請求項1】 複数の画素を備え、各画素は、絶縁性基板上方に形成された カラーフィルター層と、このカラーフィルター層上方に第1平坦化絶縁膜を介し て形成されたアノード層と、このアノード層の端部を被覆するように形成された 第2平坦化絶縁膜と、このアノード層上にエレクトロルミネッセンス層を介して 形成されたカソード層と、を有するエレクトロルミネッセンス表示装置であって

前記カラーフィルター層は、前記第2平坦化絶縁膜と所定の距離だけオーバー ラップしており、この距離は前記アノード層の厚さと前記第1平坦化絶縁膜の厚 さの和より大きいことを特徴とするエレクトロルミネッセンス表示装置。

【請求項2】 前記エレクトロルミネッセンス層は、白色のエレクトロルミ ネッセンス層であることを特徴とする請求項1記載のエレクトロルミネッセンス 表示装置。

【請求項3】 前記エレクトロルミネッセンス層は、有機エレクトロルミネ ッセンス層であることを特徴とする請求項2記載のエレクトロルミネッセンス表 示装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、エレクトロルミネッセンス表示装置に関し、特にカラーフィルター 層を備えたエレクトロルミネッセンス表示装置に関する。

[0002]

【従来の技術】

近年、有機エレクトロルミネッセンス素子(Organic Electro Luminescence D evice:以下、「有機EL素子 | と称する。)は自発光型の発光素子である。こ の有機EL素子を用いた有機EL表示装置は、CRTやLCDに代わる新しい表 示装置として注目されている。



[0003]

図6は、従来例のフルカラーの有機EL表示装置の一画素を示す概略の断面図である。200はガラス基板、201はガラス基板200上に形成された有機EL素子駆動用のTFT、202は第1平坦化絶縁膜である。203はTFT201に接続されると共に、第1平坦化絶縁膜202上に延在するITOから成るアノード層、204はアノード層203の端部を被覆するように形成された第2平坦化絶縁膜、205は、アノード層203上に形成されたRGB各色の有機EL層、206は有機EL層205上に形成されたカソード層である。

[0004]

その上をガラス基板207で覆い、そのガラス基板207とガラス基板200 を両基板の周辺で接着して有機EL層205をその内側に封入する。ここで、R GB各色の有機EL層205は、メタルマスクを用いてR、G、Bの各色を発光 する有機EL材料を選択的に蒸着することで形成していた。

[0005]

一方、上記のようにRGB各色の有機EL層205を用いることなく、フルカラーの有機EL表示装置を実現する方法として、カラーフィルター層を使用するものが提案されている。この場合、白色の有機EL層+カラーフィルター層、という構成が採用されている。

[0006]

この種の有機EL表示装置は、下記の特許文献1に記載されている。

[0007]

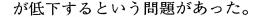
【特許文献1】

特開平8-321380号公報

[0008]

【発明が解決しようとする課題】

しかしながら、白色の有機EL層+カラーフィルター層、という構成を採用する場合、有機EL層及び第2平坦化絶縁膜の下層にカラーフィルター層を配置することになるが、カラーフィルター層と第2平坦化絶縁膜とのオーバーラップが小さいと、白色の有機EL層からの光の回り込みによる光漏れが発生し、色純度



[0009]

そこで、本発明は光の回り込みによる白色光抜け、混色を極力抑えることでR GB各色の色純度低下を防止することを目的とする。

[0010]

【課題を解決するための手段】

本発明は、複数の画素を備え、各画素は、ガラス基板上方に形成されたカラーフィルター層と、このカラーフィルター層上方に第1平坦化絶縁膜を介して形成されたアノード層と、このアノード層の端部を被覆するように形成された第2層平坦化絶縁膜と、このアノード層上に白色EL層を介して形成されたカソード層と、を有するエレクトロルミネッセンス表示装置であって、

前記カラーフィルター層は、前記第2平坦化絶縁膜と所定の距離だけオーバーラップしており、この距離は前記アノード層の厚さと前記第1平坦化絶縁膜の厚さの和より大きいことを特徴とする。

[0011]

本発明によれば、カラーフィルター層と前記第2平坦化絶縁膜とのオーバーラップを一定距離以上に確保したので、EL層から放射された光の大部分はカラーフィルター層内を通過するようになる。これにより、光の回り込みによる白色光抜け、混色を極力抑え、RGB各色の色純度低下を防止することが可能になる。

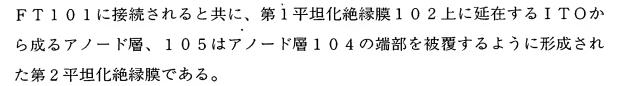
[0012]

【発明の実施の形態】

次に、本発明の実施形態について図面を参照しながら詳細に説明する。図1は本発明の有機EL表示装置の一画素を示す概略の断面図である。また、図2は、図1の破線で囲まれた部分の拡大図である。実際の有機EL表示装置ではこのような画素が複数個マトリクス状に配置されて構成されている。

$[0\ 0\ 1\ 3]$

100はガラス基板等の透明な絶縁性基板、101は絶縁性基板100上に形成された有機EL素子駆動用のTFT、102は第1平坦化絶縁膜である。103は第1平坦化絶縁膜102の中に埋設されたカラーフィルター層、104はT



$[0\ 0\ 1\ 4]$

第2平坦化絶縁膜105はアノード層104の端部を除いて開口されており、この開口部に露出されたアノード層104上に白色の有機EL層106、が形成され、さらに、有機EL層106上にカソード107層が形成されている。その上をガラス基板207で覆い、そのガラス基板207とガラス基板100を両基板の周辺で接着して有機EL層106をその内側に封入する。

[0015]

ここで、第2平坦化絶縁膜105を設けているのは、アノード層104の端部とカソード層107との距離が短くなり、アノード層104とカソード層107がショートするのを防止するためである。

$[0\ 0\ 1\ 6\]$

そして、カラーフィルター層 1 0 3 は、第 2 平坦化絶縁膜 1 0 5 と所定の距離 A だけオーバーラップしており、この距離 A は、アノード層 1 0 4 の厚さと第 1 平坦化絶縁膜 1 0 2 の厚さの和である B より大きい。

$[0\ 0\ 1\ 7]$

これにより、白色の有機EL層106から放射された光の大部分はカラーフィルター層103内を通過するようになり、光の回り込みによる白色光抜け、混色を極力抑え、RGB各色の色純度低下を防止することが可能になる。

$[0\ 0\ 1\ 8]$

この点についてさらに詳しく説明する。有機EL層106は、アノード層104と接触している領域のみが発光する。したがって、図2の発光領域の端は、アノード層104を被覆する第2平坦化絶縁膜105の終端Xとなる。これよりも外側(図中において、終端Xより右側)の領域では、アノード層104は有機EL層106と接していないため、非発光領域となる。

[0019]

いま、この終端Xから放射される光が、最も光り抜けを生じやすいので、終端



Xから放射される光を例として説明する。終端Xから放射された光の進行方向とアノード層 1 0 4 の表面の成す角度を θ とすると、図 2 の光 a に対応する角度 θ が臨界角となる。ここで、光 a は、終端Xから放射され、カラーフィルター層 1 0 3 の上端部Y に接する光成分である。終端Xから放射された光の進行方向がこの臨界角 θ より大きい場合(例えば、図 2 の光 b)にはカラーフィルター層 1 0 3 内を通過するが、この臨界角 θ より小さい場合にはカラーフィルター層 1 0 3 を通過することなく、光抜けとして、ガラス基板 1 0 0 から外部に放射される。

[0020]

ここで、t a n θ = B / A の関係が成立する。例えば、A = B であれば、 θ = 4 5° である。この場合、終端 X から放射された光の進行方向がこの臨界角 4 5° より大きければ、カラーフィルター層 1 0 3 を通過することになる。本発明者の検討によれば、実用的には、A > B の関係に保ち、 θ < 4 5° とすることで、R G B 各色の色純度低下を防止することが可能である。

[0021]

次に、さらに具体的な有機EL表示装置の構成について説明する。図3は有機EL表示装置の表示画素付近を示す平面図である。図4は、図3中のA-A線に沿った断面図、図5に図3中のB-B線に沿った断面図である。

[0022]

ゲート信号線51とドレイン信号線52とに囲まれた領域に表示画素115が 形成されており、マトリクス状に配置されている。

[0023]

この表示画素115には、自発光素子である有機EL素子60と、この有機EL素子60に電流を供給するタイミングを制御するスイッチング用TFT30と、有機EL素子60に電流を供給する駆動用TFT40と、保持容量56とが配置されている。有機EL素子60は、アノード層61と、白色の発光材料からなる白色EL層と、カノード層65とから成っている。

[0024]

さらに詳しくは、両信号線 51, 52の交点付近にはスイッチング用TFT30が設けられ、そのTFT30のソース33sは保持容量電極線 54との間で容

6/



量をなす容量電極 5 5 を兼ねると共に、駆動用TFT40のゲート41に接続されている。駆動用TFT40のソース43 s は有機EL素子60のアノード層61に接続され、他方のドレイン43 d は有機EL素子60に供給される電流源である駆動電源線 5 3 に接続されている。

[0025]

この有機EL表示装置の断面構造を図4,図5を参照して説明する。ガラスや合成樹脂などから成る基板又は導電性を有する基板あるいは半導体基板等の基板10上に、TFT及び有機EL素子を順に積層形成して成る。ただし、基板10として導電性を有する基板及び半導体基板を用いる場合には、これらの基板10上にSiO2やSiNなどの絶縁膜を形成した上に、TFT30,40及び有機EL素子60を形成する。いずれのTFT30,40共に、ゲート電極がゲート絶縁膜を介して能動層の上方にあるいわゆるトップゲート構造である。

[0026]

まず、スイッチング用TFT30の構造について説明する。図4に示すように石英ガラス、無アルカリガラス等からなる絶縁性基板10上に、非晶質シリコン膜(以下、「a—Si膜」と称する。)をCVD法等にて成膜し、そのa—Si膜にレーザ光を照射して溶融再結晶化させて多結晶シリコン膜(以下、「p—Si膜」と称する。)とし、これを能動層33とする。

[0027]

その上に、 SiO_2 膜、SiN膜の単層あるいは積層体をゲート絶縁膜 12 として形成する。更にその上に、Cr、Mo などの高融点金属からなるゲート電極 31 を兼ねたゲート信号線 51 及びA1 から成るドレイン信号線 52 を備えている。また有機 EL素子 60 の駆動電源であり、A1 から成る駆動電源線 53 が配置されている。

[0028]

そして、ゲート絶縁膜 32 及び能動層 33 上の全面には、 SiO_2 膜、SiN 膜及び SiO_2 膜の順に積層された層間絶縁膜 15 が形成されており、ドレイン 33 d に対応して設けたコンタクトホールに A1 等の金属を充填したドレイン電極 36 が設けられ、更に全面に有機樹脂から成り表面を平坦にする第 1 平坦化絶



縁膜17が形成されている。

[0029]

次に、駆動用TFT40の構造について説明する。図5に示すように、石英ガラス、無アルカリガラス等からなる絶縁性基板10上に、a-Si膜にレーザ光を照射して多結晶化してなる能動層43、ゲート絶縁膜12、及びCr、Moなどの高融点金属からなるゲート電極41が順に形成されている。

[0030]

能動層 43 には、チャネル 43 c と、このチャネル 43 c の両側にソース 43 s 及びドレイン 43 d が設けられている。そして、ゲート絶縁膜 12 及び能動層 43 上の全面に、 SiO_2 膜、SiN膜及び SiO_2 膜の順に積層された層間絶縁 膜 15 が形成されている。また、ドレイン 43 d に対応して設けたコンタクトホールに A1 等の金属を充填して駆動電源に接続された駆動電源線 53 が配置されている。

[0031]

そして、駆動用TFT40に隣接して、層間絶縁膜15上にカラーフィルター層70が形成されている。カラーフィルター層70は、表示画素毎に、RGBの分光特性を有するように形成されている。例えば、Rの画素ではRED(赤)の分光特性を有するカラーフィルター層70が形成される。

[0032]

更に全面に例えば有機樹脂から成り表面を平坦にする第1平坦化絶縁膜17が 形成されている。そして、その平坦化絶縁膜17のソース43sに対応した位置 にコンタクトホールを形成し、このコンタクトホールを介してソース43sとコ ンタクトしたITOから成る透明電極、即ち有機EL素子のアノード層61を平 坦化絶縁膜17上に設けている。このアノード層61はカラーフィルター層70 上に配置され、各表示画素毎に島状に分離形成されている。

[0033]

第1平坦化絶縁膜17上にはさらに第2平坦化絶縁膜66が形成され、アノード層61の端部を被覆すると共に、アノード層61上の発光領域については第2平坦化絶縁膜66が除去された構造としている。

8/



有機EL素子60は、白色発光材料として青色+黄色材料を積層して構成され白色発光を得ている。具体的には、有機EL素子60は、ITO(Indium Tin 0 xide)等の透明電極から成るアノード層61、NPBから成るホール輸送層62、黄色ドーパントを含む黄色エミッタ層及び青色エミッタ層から成る発光層63、及びAlq3から成る電子輸送層64、マグネシウム・インジウム合金もしくはアルミニウム、もしくはアルミニウム合金から成るカソード層65が、この順番で積層形成された構造である。

[0035]

[0036]

有機EL素子60は、アノード層61から注入されたホールと、カソード層65から注入された電子とが発光層63の内部で再結合し、発光層43を形成する有機分子を励起して励起子が生じる。この励起子が放射失活する過程で発光層63から光が放たれ、この光が透明なアノード層61から絶縁基板10を介して外部へ放出されて発光する。

[0037]

そして、本実施形態によれば、カラーフィルター層 7 0 は、第 2 平坦化絶縁膜 6 6 と所定の距離 A だけオーバーラップしており、この距離 A は、アノード層 6 1 の厚さと第 1 平坦化絶縁膜 1 7 の厚さの和である B より大きい。

[0038]

これにより、白色の発光層 6 3 から放射された光はカラーフィルター層 7 0 内を通過するようになり、光の回り込みによる白色光抜け、混色を極力抑え、R G B 各色の色純度低下を防止することが可能になる。



【発明の効果】

本発明によれば、カラーフィルター層103と第2平坦化絶縁膜105とのオーバーラップ距離Aを、アノード層104の厚さと第1平坦化絶縁膜102の厚さの和Bより大きくしたので、EL層106から放射された光はカラーフィルター層103内を通過するようになる。これにより、光の回り込みによる白色光抜け、混色を極力抑え、RGB各色の色純度低下を防止することが可能になる。

【図面の簡単な説明】

図1

本発明の実施形態に係る有機EL表示装置の一画素を示す概略の断面図である。

図2

図1の破線で囲まれた部分の拡大図である。

【図3】

本発明の実施形態に係る有機EL表示装置の表示画素付近を示す平面図である。

【図4】

図3中のA-A線に沿った断面図である。

【図5】

図3中のB-B線に沿った断面図である。

【図6】

従来例の有機EL表示装置の一画素を示す概略の断面図である。

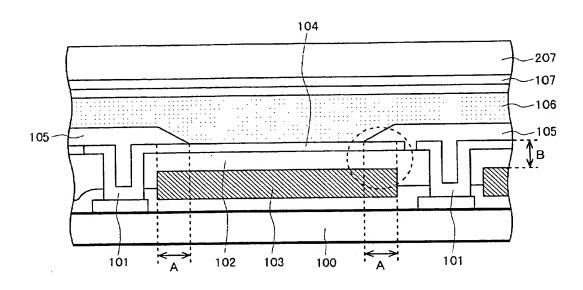
【符号の説明】

- 100 絶縁性基板
- 101 TFT
- 102 第1平坦化絶縁膜
- 103 カラーフィルター層
- 104 アノード層
- 105 第2平坦化絶縁膜
- 106 有機EL層
- 107 カソード層

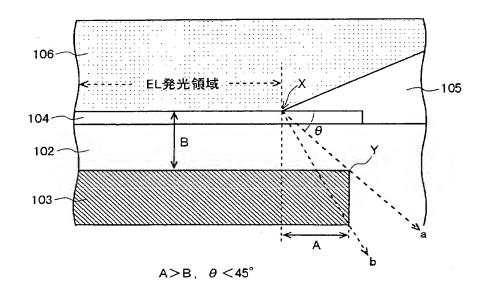


【書類名】 図面

【図1】

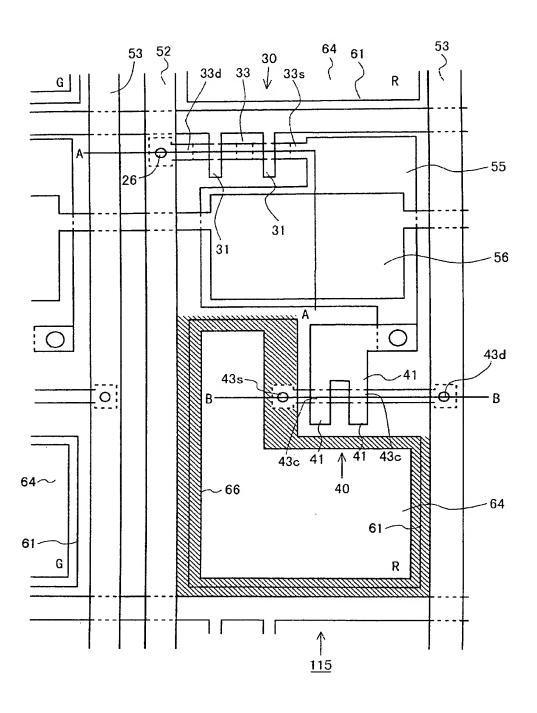


【図2】



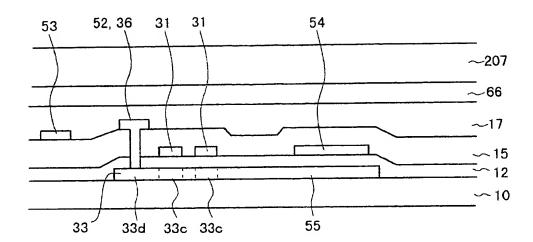


【図3】



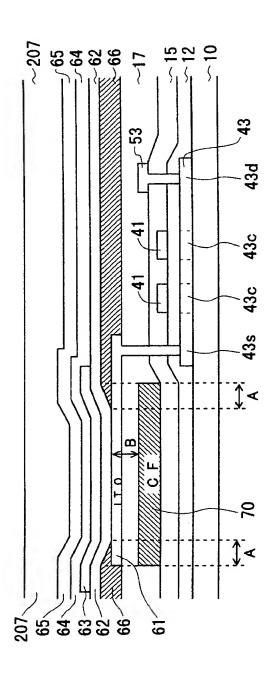


【図4】

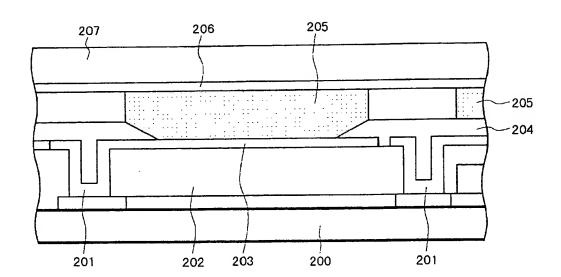




【図5】



【図6】



1/E



要約書

【要約】

【課題】光の回り込みによる白色光抜け、混色を極力抑え、RGB各色の色純度 低下を防止したエレクトロルミネッセンス表示装置を提供する。

【解決手段】絶縁性基板100上に有機EL素子駆動用のTFT101が形成される。このTFT101を覆うように第1平坦化絶縁膜102が形成される。第1平坦化絶縁膜102にはカラーフィルター層103が埋設される。アノード層104はTFT101に接続されると共に、第1平坦化絶縁膜102上に延在する。第2平坦化絶縁膜105はアノード層104の端部を被覆するように形成される。ここで、カラーフィルター層103と第2平坦化絶縁膜105とのオーバーラップ距離Aを、アノード層104の厚さと第1平坦化絶縁膜102の厚さの和Bより大きくした。これにより、有機EL層106から放射された光の大部分はカラーフィルター層103内を通過するようになる。

【選択図】 図1



特願2003-012382

出 願 人 履 歴 情 報

識別番号

[000001889]

1. 変更年月日

1993年10月20日

[変更理由]

住所変更

住 所

大阪府守口市京阪本通2丁目5番5号

氏 名

三洋電機株式会社